



ประกาศมหาวิทยาลัยเทคโนโลยีราชมงคลอีสาน
วิทยาเขตขอนแก่น
เรื่อง ประกาศรายชื่อผู้มีสิทธิ์สอบคัดเลือกเพื่อรับทุนการศึกษาตามความต้องการของ
มหาวิทยาลัยเทคโนโลยีราชมงคลอีสาน
เพื่อศึกษาวิชาภายในประเทศ ประจำปีการศึกษา ๒๕๖๙ (ทุนบุคคลภายนอก)

ตามที่มหาวิทยาลัยเทคโนโลยีราชมงคลอีสาน วิทยาเขตขอนแก่น ได้ประกาศรับสมัครบุคคลภายนอก
สอบแข่งขันเพื่อรับทุนการศึกษามหาวิทยาลัยเทคโนโลยีราชมงคลอีสาน คณะวิศวกรรมศาสตร์ วิทยาเขตขอนแก่น
เพื่อศึกษาวิชาภายในประเทศ ระดับปริญญาเอก ประจำปีการศึกษา ๒๕๖๙ โดยรับสมัครระหว่างวันที่ ๙-๑๓ มีนาคม
๒๕๖๙ บัดนี้ ได้สิ้นสุดระยะเวลาการรับสมัครแล้ว

ฉะนั้น อาศัยอำนาจตามความในมาตรา ๒๔ มาตรา ๒๗ มาตรา ๒๙ และมาตรา ๔๕ แห่งพระราชบัญญัติ
มหาวิทยาลัยเทคโนโลยีราชมงคล พ.ศ.๒๕๔๘ ประกอบกับคำสั่งสภามหาวิทยาลัยเทคโนโลยีราชมงคลอีสาน
ที่ ๐๔๙/๒๕๖๘ ลงวันที่ ๔ ธันวาคม ๒๕๖๘ เรื่อง แต่งตั้งรองอธิการบดีและรองอธิการบดีประจำวิทยาเขต มหาวิทยาลัย
เทคโนโลยี ราชมงคลอีสาน และคำสั่งมหาวิทยาลัยเทคโนโลยีราชมงคลอีสาน ที่ ๐๙๒๙/๒๕๖๘ ลงวันที่ ๑๗ กรกฎาคม
๒๕๖๘ เรื่อง มอบอำนาจให้รองอธิการบดีประจำวิทยาเขตขอนแก่น ปฏิบัติราชการแทนอธิการบดีและการมอบอำนาจ
เกี่ยวกับการบริหารงานของส่วนราชการและหน่วยงานภายในของมหาวิทยาลัยเทคโนโลยีราชมงคลอีสาน วิทยาเขต
ขอนแก่น และระเบียบมหาวิทยาลัยเทคโนโลยีราชมงคลอีสาน ว่าด้วยหลักเกณฑ์ วิธีการคัดเลือก การจัดสรรทุนการศึกษา
และการชดใช้ทุนบุคคลภายนอก พ.ศ. ๒๕๖๕ และฉบับที่ ๒ (พ.ศ.๒๕๖๙) จึงประกาศรายชื่อผู้มีสิทธิ์สอบคัดเลือกเพื่อรับ
ทุนการศึกษาตามความต้องการของมหาวิทยาลัยเทคโนโลยีราชมงคลอีสาน วิทยาเขตขอนแก่น คณะวิศวกรรมศาสตร์ ดังนี้

๑.ทุนระดับปริญญาเอก (หลักสูตรวิศวกรรมศาสตรดุษฎีบัณฑิต สาขาวิชาวิศวกรรมไฟฟ้าและคอมพิวเตอร์)
จำนวน ๑ ทุน

ไม่มีผู้มาสมัครสอบคัดเลือก

๒.ทุนระดับปริญญาเอก (หลักสูตรวิศวกรรมศาสตรดุษฎีบัณฑิต สาขาวิชาวิศวกรรมไฟฟ้า)
จำนวน ๑ ทุน

เลขประจำตัวสอบ	ชื่อ-สกุล	หมายเหตุ
๐๑	นายวัชรพล โสภา	

๓.ทุนระดับปริญญาเอก (หลักสูตรปรัชญาดุษฎีบัณฑิต สาขาวิชาวิศวกรรมคอมพิวเตอร์)
จำนวน ๑ ทุน

เลขประจำตัวสอบ	ชื่อ-สกุล	หมายเหตุ
๐๑	นายกฤษฎากร หาดวรรณ	

/๒.ราย...

รายละเอียด วิธีการคัดเลือก และวัน เวลา สถานที่สอบ

วัน/เวลา	วิธีการสอบ	สถานที่สอบ
<p><u>วันที่ ๑๙ มีนาคม ๒๕๖๙</u> <u>ระดับปริญญาเอก</u> (วศ.ด.วิศวกรรมไฟฟ้าและคอมพิวเตอร์) เริ่มเวลา ๐๙.๐๐ - ๑๒.๐๐ น. เริ่มเวลา ๑๓.๓๐ - ๑๔.๐๐ น.</p>	<p>สอบปฏิบัติ เกี่ยวกับ การเขียนภาษา VHDL สำหรับ AMD xilinx สอบสัมภาษณ์</p>	<p>ห้องประชุมสาขาวิศวกรรม อิเล็กทรอนิกส์และโทรคมนาคม ชั้น ๒ อาคาร ๙ ห้องประชุมประตู ๒ (19AM08) อาคาร ๑๙</p>
<p><u>ระดับปริญญาเอก</u> (วศ.ด.วิศวกรรมไฟฟ้า) เริ่มเวลา ๑๔.๐๐ - ๑๔.๓๐ น.</p>	<p>สอบสัมภาษณ์</p>	<p>ห้องประชุม 19AM08 อาคาร ๑๙</p>
<p><u>ระดับปริญญาเอก</u> (ปร.ด.วิศวกรรมคอมพิวเตอร์) เริ่มเวลา ๐๙.๐๐ - ๑๒.๐๐ น. เริ่มเวลา ๑๔.๓๐ - ๑๕.๓๐ น.</p>	<p>สอบทฤษฎี เกี่ยวกับ -พื้นฐานโครงสร้างเครือข่ายคอมพิวเตอร์ (OSI/TCP-IP Model, Routing, Switching) - แนวคิดด้าน Network Security (Access Control, Encryption, Intrusion Detection) -แนวคิดด้าน Cyber Security (Vulnerability, Threat Modeling, Secure Deployment) สอบปฏิบัติ เกี่ยวกับ -ทดสอบตั้งค่าระบบเครือข่ายพื้นฐาน (VLAN, Routing, Firewall Rules) -ทดสอบด้าน Cyber Security วิเคราะห์ packet, ตรวจสอบช่องโหว่เบื้องต้น - การ Deploy ระบบด้วย Docker/CI/CD Security Pipeline สอบสัมภาษณ์</p>	<p>อาคาร ๓ ห้อง ๓๓๑๑ ห้องประชุม 19AM08 อาคาร ๑๙</p>

ทั้งนี้ ให้ผู้ที่ได้รับการประกาศรายชื่อดังกล่าวข้างต้น เข้ารับการสอบคัดเลือกฯ ในวันเวลาที่กำหนด ตามตารางข้างต้น โดยผู้เข้ารับการคัดเลือกต้องมาถึงสถานที่สอบคัดเลือกก่อนเวลาเริ่มดำเนินการสอบคัดเลือก หากผู้ใด มาถึงห้องสอบภายหลังสอบไปแล้ว ๑๕ นาที จะไม่อนุญาตให้เข้าห้องสอบ

ประกาศ ณ วันที่ ๑๗ มีนาคม พ.ศ. ๒๕๖๙



(ผู้ช่วยศาสตราจารย์ประพันธ์ ยาวระ)

รองอธิการบดีประจำวิทยาเขตขอนแก่น ปฏิบัติราชการแทน

อธิการบดีมหาวิทยาลัยเทคโนโลยีราชมงคลอีสาน